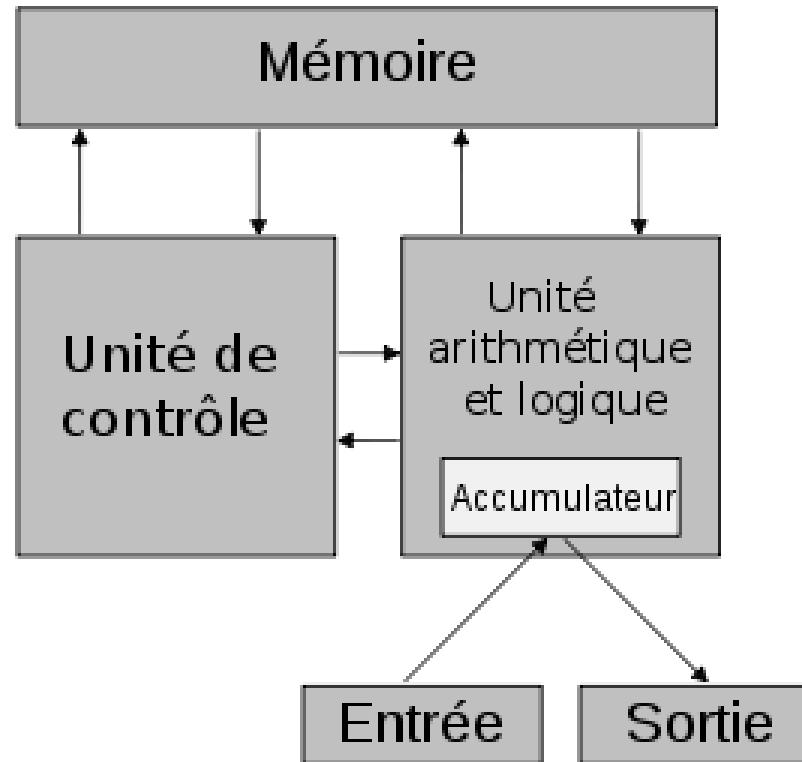


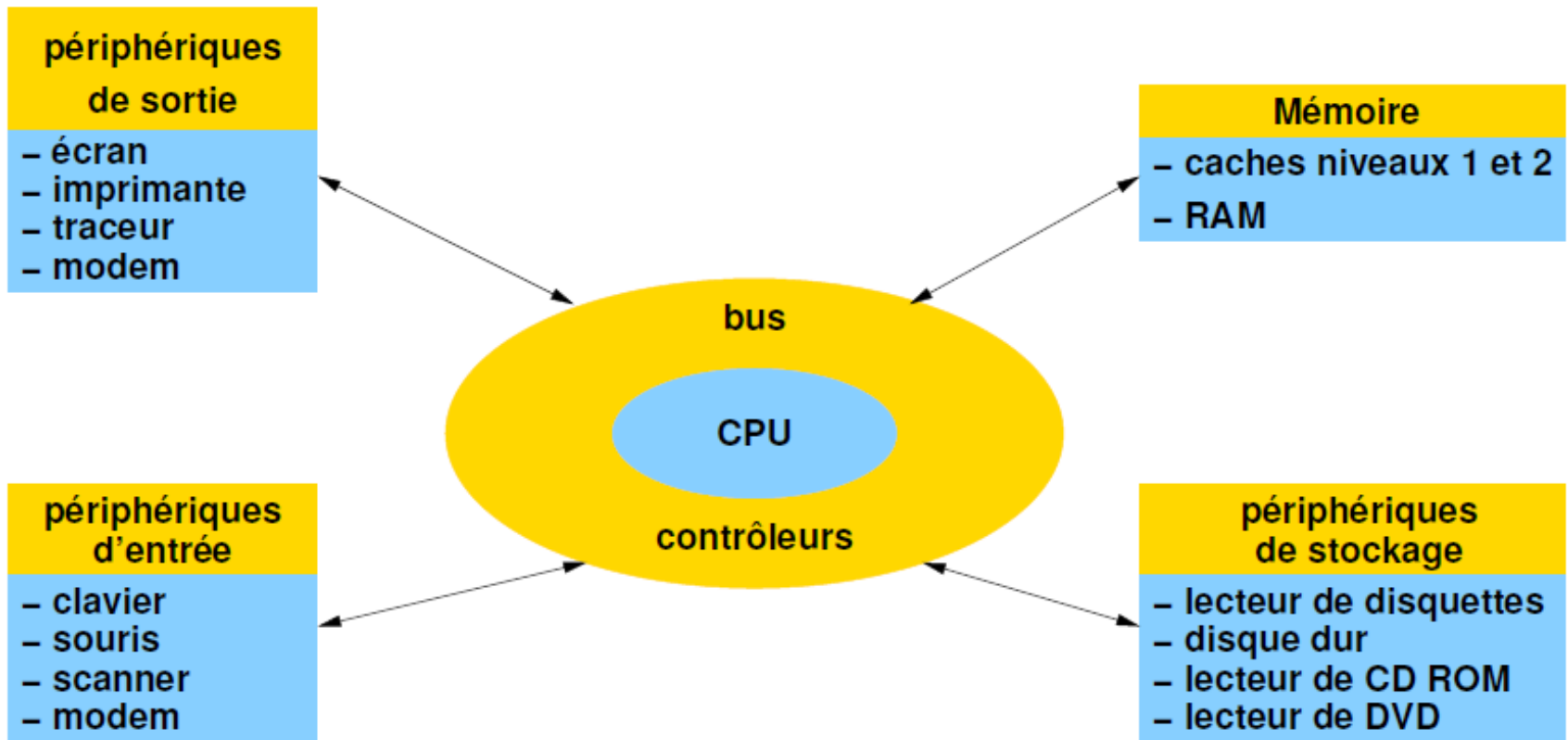
Architecture de Von Neumann

(1903 – 1957)

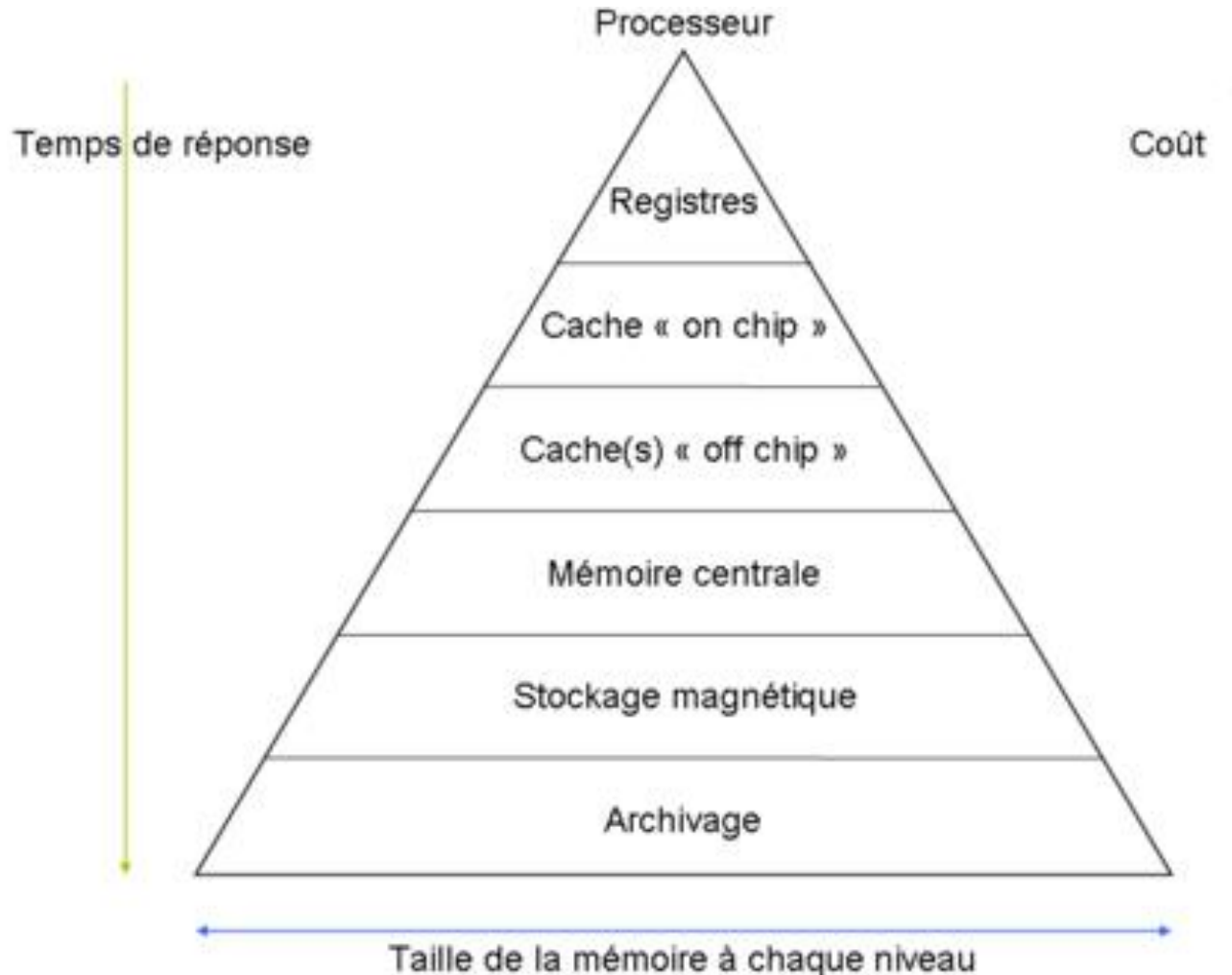


- Données et programme en mémoire
- UAL + UC = processeur (unité centrale)

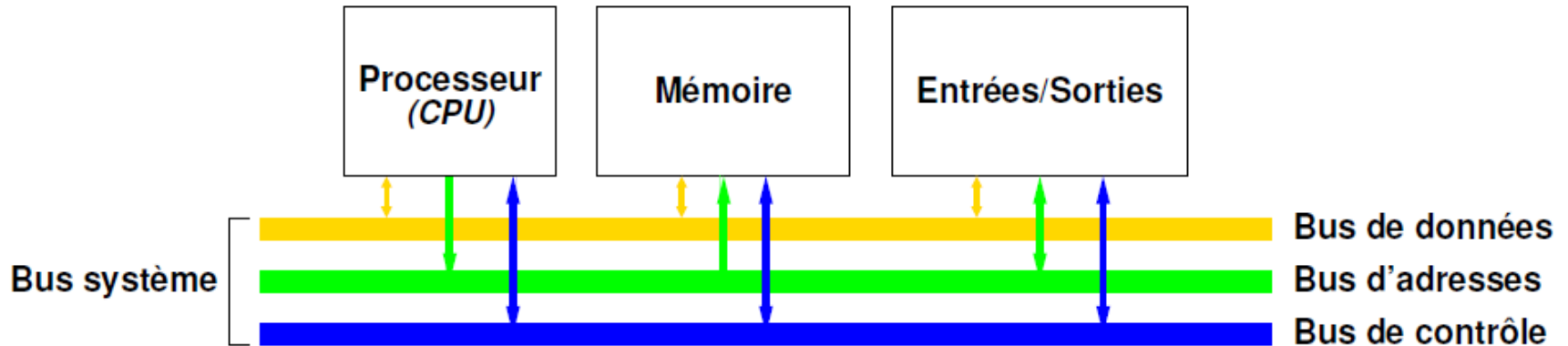
Vision schématique de l'ordinateur



Différents types de mémoires



Bus système



- **Bus de données** (BiD): transporte les données échangées.
- **Bus d'adresses** (UniD) : transporte des adresses en mémoire
 - Position d'un élément requis par le CPU
 - Position d'un élément envoyé par le CPU
- **Bus de contrôle** (BiD): transporte les informations de contrôle entre le CPU et les autres composants.